



INSTYTUCJA:	Politechnika Gdańska, Wydział Elektroniki, Telekomunikacji i Informatyki, Katedra Systemów Mikroelektronicznych
MIASTO:	Gdańsk
STANOWISKO:	Adiunkt ze stop. nauk. doktora
DYSCYPLINA NAUKOWA:	Elektronika
DATA OGŁOSZENIA:	20.04.2017
TERMIN SKŁADANIA OFERT:	05.05.2017
LINK DO STRONY:	http://praca.pg.gda.pl/oferta/1685/pl
SŁOWA KLUCZOWE:	systemy mikroelektroniczne, układy programowalne FPGA, języki HDL, układy elektroniczne, optymalizacja, modelowanie, MATLAB

Zadania/Rola w zespole

- prowadzenie prac naukowo-badawczych dotyczących projektowania i optymalizacji układów analogowych oraz układów bardzo wysokich częstotliwości;
- prowadzenie zajęć dydaktycznych dotyczących układów programowalnych, języków HDL;
- prowadzenie wybranych zajęć w języku angielskim;
- udział w organizowaniu i rozwijaniu laboratoriów w Katedrze Systemów Mikroelektronicznych;
- praca organizacyjna na rzecz Katedry i Wydziału.

Wymagania



- stopień doktora nauk technicznych w dyscyplinie elektronika;
- doświadczenie w projektowaniu komponentów bardzo wysokich częstotliwości;
- znajomość współczesnych zagadnień z zakresu modelowania i optymalizacji numerycznej (w szczególności metody surogatowe oraz modelowanie aproksymacyjne);
- wyróżniające się osiągnięcia naukowe potwierdzone publikacjami z listy JCR;
- znajomość technologii FPGA, języka VHDL oraz środowiska MATLAB;
- biegła znajomość języka angielskiego;
- doświadczenie w realizacji badań w międzynarodowych zespołach;
- doświadczenie w prowadzeniu zajęć dydaktycznych w języku polskim i angielskim;

Dodatkowym atutem będzie:

-
- doświadczenie w rozwijaniu laboratoriów badawczych;
 - doświadczenie w prowadzeniu interdyscyplinarnych prac badawczych.

Dokumenty

- CV
- pisemna deklaracja wyrażająca chęć przystąpienia do konkursu
- dokumenty potwierdzające uzyskane stopnie/tytuły naukowe oraz zawodowe
- informacja o dorobku zawodowym
- wykaz publikacji (podany chronologicznie)
- wskazana jest opinia jednego samodzielnego pracownika naukowego
- oświadczenie, że Politechnika Gdańska będzie podstawowym miejscem pracy w przypadku zatrudnienia kandydata

TERMIN ROZSTRZYGNIECIA KONKURSU: 08.05.2017

PLANOWANY TERMIN ZATRUDNIENIA: 01.10.2017

Dokumenty należy złożyć w sekretariacie Katedry Systemów Mikroelektronicznych, pok. 302 lub drogą elektroniczną gcies@eti.pg.gda.pl

Prosimy o umieszczenie klauzuli:

"Wyrażam zgodę na przetwarzanie danych osobowych zawartych w mojej ofercie dla potrzeb niezbędnych przy procesie rekrutacji (zgodnie z Ustawą z dnia 29 sierpnia 1997 r. o Ochronie Danych Osobowych j.t. Dz. U. z 2016 r. poz. 922). Jednocześnie zgodnie z art. 24 ust. 1 ustawy o ochronie danych osobowych z dnia 29 sierpnia 1997 r. (j.t. Dz. U. z 2016 r. poz. 922) przyjmuję do wiadomości, że administratorem zebranych danych osobowych jest Politechnika Gdańska z siedzibą w Gdańsku na ul. Narutowicza 11/12.

Podanie danych jest dobrowolne, ale niezbędne do realizacji procesu rekrutacji.

Mam prawo dostępu do treści podanych danych i ich poprawiania".

Konkurs może zostać zamknięty bez wyłonienia kandydata.

Skontaktujemy się z wybranymi osobami.

Nadesłanych pocztą ofert nie odsyłamy.

Zlecający zastrzegają sobie prawo do odpowiedzi jedynie na wybrane oferty.