



INSTYTUCJA:	Politechnika Gdańska, Wydział Elektroniki, Telekomunikacji i Informatyki, Katedra Architektury Systemów Komputerowych
MIASTO:	Gdańsk
STANOWISKO:	Adiunkt ze stop. nauk. doktora
DYSCYPLINA NAUKOWA:	Informatyka
DATA OGŁOSZENIA:	11.05.2017
TERMIN SKŁADANIA OFERT:	25.05.2017
LINK DO STRONY:	http://praca.pg.gda.pl/oferta/1711/pl
SŁOWA KLUCZOWE:	przetwarzanie równoległe, systemy obliczeniowe wysokiej wydajności, sztuczna inteligencja, architektura komputerów

Zadania/Rola w zespole

- prowadzenie zajęć dydaktycznych z zakresu architektur komputerów, przetwarzania równoległego, systemów obliczeniowych wysokiej wydajności i sztucznej inteligencji
- udział w organizowaniu i rozwijaniu laboratoriów w Katedrze ASK,
- prowadzenie badań naukowych z zakresu przetwarzania równoległego, systemów obliczeniowych wysokiej wydajności lub sztucznej inteligencji
- prowadzenie wybranych zajęć dydaktycznych w języku angielskim
- udział w przedsięwzięciach naukowych i dydaktycznych Katedry Architektury Systemów Komputerowych

Wymagania

- stopień naukowy doktora nauk technicznych w zakresie informatyki,
- przygotowanie do prowadzenia zajęć dydaktycznych w języku polskim i angielskim,
- aktywność naukowa potwierdzona publikacjami indeksowanymi w bazie Web of Science w dziedzinie przetwarzania równoległego, systemów obliczeniowych wysokiej wydajności lub sztucznej inteligencji/przetwarzania języka naturalnego
- udokumentowany udział w projektach badawczych z dziedziny przetwarzania równoległego, systemów obliczeniowych wysokiej wydajności lub sztucznej inteligencji (mile widziane kierowanie projektami badawczymi)
- biegła znajomość języka angielskiego w mowie i w piśmie (w tym znajomość j. technicznego)
- umiejętność pracy zespołowej w zakresie badań naukowych
- pracowitość, sumienność, dyspozycyjność

Dokumenty



- CV
 - pisemna deklaracja wyrażająca chęć przystąpienia do konkursu
 - dokumenty potwierdzające uzyskane stopnie/tytuły naukowe oraz zawodowe
 - informacja o dorobku zawodowym
 - wykaz publikacji (podany chronologicznie)
 - wskazana jest opinia jednego samodzielnego pracownika naukowego
 - oświadczenie, że Politechnika Gdańska będzie podstawowym miejscem pracy w przypadku zatrudnienia kandydata
-

TERMIN ROZSTRZYGNIĘCIA KONKURSU: 31.05.2017

PLANOWANY TERMIN ZATRUDNIENIA: 01.10.2017

Dokumenty należy złożyć do 25.05.2017 w Katedrze Architektury Systemów Komputerowych, Wydział Elektroniki, Telekomunikacji i Informatyki Politechniki Gdańskiej, pok. 528 lub pocztą elektroniczną na adres e-mail: apreiss@eti.pg.gda.pl.

Prosimy o umieszczenie klauzuli:

"Wyrażam zgodę na przetwarzanie danych osobowych zawartych w mojej ofercie dla potrzeb niezbędnych przy procesie rekrutacji (zgodnie z Ustawą z dnia 29 sierpnia 1997 r. o Ochronie Danych Osobowych j.t. Dz. U. z 2016 r. poz. 922). Jednocześnie zgodnie z art. 24 ust. 1 ustawy o ochronie danych osobowych z dnia 29 sierpnia 1997 r. (j.t. Dz. U. z 2016 r. poz. 922) przyjmuję do wiadomości, że administratorem zebranych danych osobowych jest Politechnika Gdańska z siedzibą w Gdańsku na ul. Narutowicza 11/12.

Podanie danych jest dobrowolne, ale niezbędne do realizacji procesu rekrutacji.

Mam prawo dostępu do treści podanych danych i ich poprawiania".

Konkurs może zostać zamknięty bez wyłonienia kandydata.

Skontaktujemy się z wybranymi osobami.

Nadesłanych pocztą ofert nie odsyłamy.

Zlecający zastrzegają sobie prawo do odpowiedzi jedynie na wybrane oferty.